



**La Sección Centro Occidente del
IEEE y la Facultad de Ingeniería
Eléctrica de la UMSNH**



INVITAN

a la conferencia

**Cómputo en paralelo para la simulación de
transitorios electromagnéticos y su
implementación en Hardware (FPGA y GPU)**

que será impartida por el

M.C. Jean René Zuluaga Duque

el **Viernes 23 de Febrero de 2018 a las 10:00 Hrs** en el
Aula de Usos Múltiples (Ed. $\Omega 2$) del
Posgrado de Ingeniería Eléctrica

Universidad Michoacana de San Nicolás de Hidalgo

Dirigido a: Alumnos de las Carreras de Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería en Computación.

Jean René Zuluaga Duque obtuvo el grado de Ingeniero Electricista de la Universidad Nacional de Colombia (UNAL) en 2012; y el grado de Maestro en Ciencias en Ingeniería Eléctrica del CINVESTAV-Guadalajara en 2014. Trabajó durante un año en XM S.A. E.S.P. Colombia, empresa encargada del control del Sistema Interconectado Colombiano. Actualmente se encuentra estudiando su Doctorado en Ingeniería Eléctrica en el Cinvestav, Unidad Guadalajara. Sus áreas de interés incluyen Transitorios electromagnéticos, Cómputo en paralelo, Bancos de filtros, Análisis de multiresolución e Implementación en hardware de modelos de sistemas eléctricos (FPGAs y GPUs).